

# GT-GUI LCD 2.8 寸液晶模组

### GT-GL240320T28-XXXX

数据手册

V1.0

www.hmi.gaotongfont.cn

🖻 🙆 👸 🔯

### GUI-LCD 数据手册导读——开启液晶显示开发的极简之旅

#### ■ 硬件篇:

- 1) LCD 显示屏基本规格:包含尺寸、分辨率、亮度、接口类型、驱动 IC 等;研发工程师可参考该规格初步 确定该 LCD 显示屏是否符合技术要求;
- 2) LCD 显示屏参考图纸:显示屏结构,包括 LCD 显示屏外形尺寸, VA 尺寸, FPC 外形尺寸, FPC PIN 参数等;参考图纸可用于 PCB 布局和封装设计;
- 3) LCD 显示屏具体参数: 电气特性、光学参数.....;
- 4) LCD 屏接口原理图设计/PCB 布线: 参考规格书的目录 4 接口定义部分、目录 7 屏模块->8080 通信/SPI 通信->引脚介绍部分、 目录 8 GUI 芯 片/字库芯片->引脚介绍部分、电容触摸模块->引脚介绍部分,注意若使用型号为搭载了 GUI 芯片的液晶 模组时,为方便开发过程中烧录到 GUI 芯片修改内容,您在原理图设计时最好预留 8PIN 接口方便连接到 GUI 芯片
- 软件篇:
- 1) LCD 显示屏 SPI/8080 接口驱动开发: 根据 LCD 显示屏的示例代码和接口定义,开发屏 SPI/8080 屏驱动 代码。参考目录 4 接口定义部分、目录 7 屏模块->8080 通信/SPI 通信->引脚部分;
- 2) LCD 显示屏初始化设置:根据 LCD 显示屏的示例代码完成显示屏的初始化配置,初始化后一般会有乱点 出现代表初始化正常。参考目录 7 屏模块->8080/spi 驱动程序;
- 3) LCD 显示屏图片/文字显示功能开发: 根据目录 7 屏模块->8080/spi 驱动程序下的 lcd\_show\_image 函数编 写图形显示函数。根据目录 7 屏模块->8080/spi 驱动程序下 show ch 函数编写文字显示函数;
- LCD 显示屏高通 GT-HMI 工具开发: 使用 GT-HMI Designer 和 GT-HMI Engine 工具,进行 LCD 显示屏 GUI 开发和移植,参考目录 11 HMI 移植;
- 5) **电容触摸驱动开发:**根据电容触摸屏示例代码及接口定义编写触摸驱动,参考目录4接口定义,目录9电 容触摸模块下面的驱动例程;
- 6) GUI 芯片/字库芯片驱动开发: 根据 GUI 芯片/字库芯片示例代码和接口定义开发芯片读写驱动; 参考目录 8 GUI 芯片/字库芯片下面的 SPI 和 QSPI 例程。

### 修订记录

Rev.	Contents	Date
V1.0	First release	2023/09/07

目录
----

修订记录	3
1.产品型号	6
2.概述	7
3.基本规格	7
4.接口定义	8
5.电气特性	9
5.1 极限参数	9
5.2 电气规格	9
6.模组图纸	10
6.1 无 TP 模组图	
6.2 电容 TP 模组图	
6.3 电阻 TP 模组图	
7 屏模块	
7.1 8080 通信	13
7.1.1 引脚介绍	13
7.1.2 8080 原理图	14
7.1.3 点亮屏流程	15
7.1.4 XMC 驱动程序	16
7.1.5 模拟 8080 驱动程序	21
7.2 SPI 通信	
7.2.1 SPI 通信连接图	26
7.2.2 SPI 通信原理图	27
7.2.3 点亮屏流程	28
7.2.4 SPI 驱动程序	28
8 GUI 芯片模块	32
8.1 SPI 通信	
8.1.1 引脚介绍	32
8.1.2 GUI 芯片指令	32
8.1.3 SPI 驱动程序	
8.2 QSPI 通信	
8.2.1 引脚介绍	35
<mark>8.2.2 QSPI 驱动程序</mark>	
9 电容触摸模块	40
9.1 引脚介绍	40
9.2 寄存器介绍	40
9.3 电容触摸驱动程序	40
10 GUI 工具使用-HMI	46
10.1 GUI-HMI 概述	46
10.2 GT-GUI LCD 模组与 HMI 工具使用	
10.3 GT-HMI Designer 上位机代码移植	46
10.4 GT-HMI-Engine 代码移植	49
10.5 接口函数代码	52

10.6 HMI 示例移植	53
11 注意事项	56
12 联系信息	57

### 1.产品型号

	<u>GT- GL</u>	<u>240320</u>	<u>T/O</u>	<u>+28</u>	<u>X</u> +	<u>X/G</u> +	<u>X</u> +	<u>X</u>
GT-GL=高通 GUI	I-LCD							
屏幕分辩率								
T: TFT 彩屏 O: OLDE								
屏幕尺寸								
产品代码								
消费类: X 工控类: G								
C: 电容触摸 R: 电阻触摸 N: 无触摸								
容量: 4Mb								
16Mb 32Mb								
64Mb 128Mb								

描述	型号
+液晶模组	GT-GL240320T28-S0GN
+GUI 芯片	GT-GL240320T28-S0GN64
+电容触摸	GT-GL240320T28-S0GC
+电容触摸+GUI 芯片	GT-GL240320T28-S0GC64
+电阻触摸	GT-GL240320T28-S0GR
+电阻触摸+GUI 芯片	GT-GL240320T28-S0GR64

### 2.概述

GT-GUI LCD 2.8 寸液晶模组是高通开发的 GUI-LCD 轻量级嵌入式交互系统显示屏,使用 2.8 寸显示屏,分辨率为 240\*320,搭配 GT-HMI 嵌入式 GUI-LCD 开发板可快速搭建起嵌入式 GUI 交互系统,驱动芯片为 ST7789V 芯片,支持 8080 端口通信和 SPI 通信,并搭载有高通字库芯片,本显示屏配合 GT-HMI 嵌入式 GUI 开发套件可支持高通全系列字库,例如中文、拉丁文、日文、韩文、希腊文、西里尔文、希伯来文、阿拉伯文、泰文等,客户可根据自身需求选择使用。

### 3.基本规格

No	Items	Parameter	Unit
1	LCD size	2.8	Inch
2	Number of Dots	240*(RGB)*320 De	
3	Active Area	43.2 (H) x 57.6(V)	mm
4	Dimensional Outline (不含 TP)	50(W) * 69.2(H)*2.5(T)	mm
5	Number of Pixels	240 (H)×320 (V) 1pixel=R+G+B dots	pixels
6	Pixel Pitch	$0.180(H) \times 0.180(V)$	mm
7	Pixel Arrangement	RGB Vertical Stripe	
8	Pad Area	2.92	
9	Display Mode	Normally Black	
10	Weight	TBD	gram
11	display driver IC	ST7789V	
12	touch IC	CST836U	
13	GUI IC	64	Mb
14	Back Light	White LED	
15	Screen backlight voltage	2.8-3.3	V
16	Screen backlight current	80	mA
17	Screen communication mode	8080/SPI	
18	Flash communication mode	SPI/QSPI	
19	operating temperature	-20- +70°C	°C
20	Storage Temperature	-30- +80°C	°C
21	Viewing	12 o'clock(Gray inversion)	
22	Module brightness (不包含 CTP/CRP)	200CD/M2(TYP)	

### 4.接口定义

1         GND         接地 0V           2         YD/TP_INT         触摸屏发位           3         XL/TP_RST         触摸屏发位           4         XR/TP_SDA         触摸屏数据           5         YU/TP_SCL         触摸屏供电(+3.3V)           6         TOUCH+3.3V         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB3           12         DB5         数据总线 DB4           14         DB3         数据总线 DB3           15         DB2         数据总线 DB3           16         DB1         数据总线 DB0           18         SDA         并口: 空         車口: 单行           20         WR/RS         寄存器: L/指令寄存器: L/指令寄存器: L/指令寄存器           21         RS/SCL         并口: 寄存器选择信号, H/数据寄存器: L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平复位: 高电平正常工作           24         IM1         并/申口设置: IM1=0/IM2=0(8080/8-bit)           25         IM2         并/单口设置: IM1=0/IM2=0(8080/8-bit)           26 <th>引脚</th> <th>符号/名称</th> <th>功能说明</th>	引脚	符号/名称	功能说明
2         YD/TP_INT         触摸屏中断           3         XL/TP_RST         触摸屏发症           4         XR/TP_SDA         触摸屏数据           5         YU/TP_SCL         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB3           13         DB4         数据总线 DB3           14         DB3         数据总线 DB2           16         DB1         数据总线 DB2           16         DB1         数据总线 DB0           18         SDA         并口: 空         車口: 串行数据<;	1	GND	接地 0V
3         XL/TP_RST         触摸屏复位           4         XR/TP_SDA         触摸屏数据           5         YU/TP_SCL         触摸屏时钟           6         TOUCH+3.3V         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB4           14         DB3         数据总线 DB4           14         DB3         数据总线 DB0           15         DB2         数据总线 DB0           18         SDA         并口: 空 申口: 申行数据<;	2	YD/TP_INT	触摸屏中断
4         XR/TP_SDA         触摸屏数据           5         YU/TP_SCL         触摸屏供电(+3.3V)           6         TOUCH+3.3V         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线DB7           11         DB6         数据总线DB7           11         DB6         数据总线DB6           12         DB5         数据总线DB6           13         DB4         数据总线DB3           14         DB3         数据总线DB4           14         DB3         数据总线DB1           17         DB0         数据总线DB1           17         DB0         数招总线DB0           18         SDA         并口: 每刀能 串口: 空           20         WR/RS         并口: 每存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并口: 寄存器选择信号, H/数据寄存器; L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平复位; 高电平正常工作           24         IM1         并/串口设置: IM1=1/IM2=0(8080/8-bit)           25         IM2         并/串口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC	3	XL/TP_RST	触摸屏复位
5         YU/TP_SCL         触摸屏供电(+3.3V)           6         TOUCH+3.3V         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB5           12         DB5         数据总线 DB4           14         DB3         数据总线 DB4           14         DB3         数据总线 DB3           15         DB2         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口: 空         申口: 串行数据;           19         RD         并口: 运功能         申口: 常存器选择信号, H/数据寄存器; L/指令寄存器           20         WR/RS         并口: 写力能         串口: 串行时钟           22         CS         F选, 低电平选            23         RESET         复位, 低电平复位; 高电平正常工作           24         IM1         并/申口设置: IM1=1/IM2=1(SPI)           25         IM2         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片	4	XR/TP_SDA	触摸屏数据
6         TOUCH+3.3V         触摸屏供电(+3.3V)           7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB4           14         DB3         数据总线 DB1           17         DB0         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口: 空         車口: 串行数据書           19         RD         并口: 写力能 串口: 空         日/           20         WR/RS         第石器: L/指令寄存器            21         RS/SCL         并口: 寄存器选择信号, H/数据寄存器: L/指令寄存器           22         CS         片选, 低电平选           23         RESET         复位, 低电平复位; 高电平正常工作           24         IM1         并/申口设置: IM1=1/IM2=1(SPI)           25         IM2         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(核收数据] <tr< td=""><td>5</td><td>YU/TP_SCL</td><td>触摸屏时钟</td></tr<>	5	YU/TP_SCL	触摸屏时钟
7         GND         接地 0V           8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB3           15         DB2         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口:空         車口: 申行数据;           19         RD         并口:写功能<申口:空	6	TOUCH+3.3V	触摸屏供电(+3.3V)
8         NC         空           9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB1           15         DB2         数据总线 DB1           17         DB0         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口: 空         申口: 申行数据;           19         RD         并口: 运功能         申口: 零           20         WR/RS         第存器: L/指令寄存器         第口: 寄存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并二: 寄存器选择信号, H/数据寄存器; L/指令寄存器           22         CS         片选, 低电平选           23         RESET         复位, 低电平选位: 高电平正常工作           24         IM1         并/申口设置: IM1=1/ IM2=0(8080/8-bit)           25         IM2         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电电(+3.3V)           27         DI(IO0)         字库芯片(接收数据]           28         GND         字库芯片(地校報局           30         GND	7	GND	接地 0V
9         TE         空           10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB3           15         DB2         数据总线 DB1           17         DB0         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口:空         单口:串行数据;           19         RD         并口: 运功能         申口: 空           20         WR/RS         第存器:L/指令寄存器         第口:寄存器选择信号,H/数据寄存器;L/指令寄存器           21         RS/SCL         并口:寄存器选择信号,H/数据寄存器;L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平度位;高电平正常工作           24         IM1         并/申口设置:IM1=1/IM2=0(8080/8-bit)           25         IM2         并/申口设置:IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据]           28         GND         字库芯片(回时钟信号)           30         GND         字库芯片地 0V           29         CLK         字库芯片	8	NC	空
10         DB7         数据总线 DB7           11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB3           15         DB2         数据总线 DB2           16         DB1         数据总线 DB0           18         SDA         并口:空         申口:串行数据;           19         RD         并口:写功能<申口:空	9	TE	空
11         DB6         数据总线 DB6           12         DB5         数据总线 DB5           13         DB4         数据总线 DB3           14         DB3         数据总线 DB3           15         DB2         数据总线 DB2           16         DB1         数据总线 DB0           18         SDA         并口:空         申口:串行数据;           19         RD         并口:写功能<申口:室	10	DB7	数据总线 DB7
12         DB5         数据总线 DB5           13         DB4         数据总线 DB4           14         DB3         数据总线 DB3           15         DB2         数据总线 DB1           16         DB1         数据总线 DB0           17         DB0         数据总线 DB0           18         SDA         并口:空         单口:串行数据;           19         RD         并口: 读功能<串口:空	11	DB6	数据总线 DB6
13         DB4         数据总线 DB4           14         DB3         数据总线 DB3           15         DB2         数据总线 DB2           16         DB1         数据总线 DB0           17         DB0         数据总线 DB0           18         SDA         并口: 空         申口: 串行数据:           19         RD         并口: 读功能         申口: 空           20         WR/RS         并口: 写功能         申口: 寄存器选择信号, H/数据           21         RS/SCL         并凸: 寄存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并选, 低电平选           23         RESET         复位, 低电平复位; 高电平正常工作           24         IM1         并/申口设置: IM1=1/ IM2=1(SPI)           25         IM2         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片(回钟信号)           30         GND         字库芯片地 0V           31         HOLD(IO3)         字库芯片無広片(地电(+3.3V)           33         CS#         字库芯片(性选)           34         DO(IO1)         字库芯片(步达数据)	12	DB5	数据总线 DB5
14         DB3         数据总线 DB3           15         DB2         数据总线 DB2           16         DB1         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口: 空 串口: 串行数据;           19         RD         并口: 受功能 串口: 空           20         WR/RS         并口: 写功能 串口: 寄存器选择信号, H/数据           21         RS/SCL         并口: 寄存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并口: 寄存器选择信号, H/数据寄存器; L/指令寄存器           23         RESET         复位, 低电平度位; 高电平正常工作           24         IM1         并/串口设置: IM1=1/ IM2=1(SPI)           25         IM2         并/串口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片地 0V           29         CLK         字库芯片地 0V           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片(供选)           34         DO(IO1)         字库芯片(发送数据	13	DB4	数据总线 DB4 A A A A A A A A A A A A A A A A A A A
15         DB2         数据总线 DB2           16         DB1         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口:空         申口:串行           19         RD         并口:运功能         申口:空           20         WR/RS         并口:写功能         申口:寄存器选择信号, H/数据           寄存器:L/指令寄存器         第口:寄存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并口:寄存器选择信号, H/数据寄存器; L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片(地 OV           29         CLK         字库芯片地 OV           30         GND         字库芯片数据           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片(性选)           34         DO(IO1)         字库芯片(发数据)	14	DB3	数据总线 DB3
16         DB1         数据总线 DB1           17         DB0         数据总线 DB0           18         SDA         并口:空串口:串行数据;           19         RD         并口:读功能串口:空           20         WR/RS         并口:写功能串口:寄存器选择信号,H/数据寄存器;L/指令寄存器           21         RS/SCL         并口:寄存器选择信号,H/数据寄存器;L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/串口设置:IM1=1/IM2=1(SPI)           25         IM2         并/串口设置:IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片地 0V           29         CLK         字库芯片地 0V           30         GND         字库芯片数据           32         V33         字库芯片数据           33         CS#         字库芯片(件选)           34         DO(IO1)         字库芯片(发数据)	15	DB2	数据总线 DB2
17         DB0         数据总线 DB0           18         SDA         并口:空串口:串行数据;           19         RD         并口:读功能串口:空           20         WR/RS         并口:写功能串口:寄存器选择信号, H/数据寄存器; L/指令寄存器;           21         RS/SCL         并口:寄存器选择信号, H/数据寄存器; L/指令寄存器           21         RS/SCL         并口:寄存器选择信号, H/数据寄存器; L/指令寄存器           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/申口设置: IM1=1/ IM2=1(SPI)           25         IM2         并/申口设置: IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片地 0V           29         CLK         字库芯片地 0V           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片(共数据           33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	16	DB1	数据总线 DB1
18         SDA         并口:空串口:串行数据;           19         RD         并口:读功能 串口:空           20         WR/RS         并口:写功能 串口:寄存器选择信号,H/数据 寄存器:L/指令寄存器           21         RS/SCL         并口:寄存器选择信号,H/数据寄存器;L/指令寄 存器 串口:串行时钟           22         CS         片选,低电平选           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/串口设置:IM1=1/IM2=1(SPI)           25         IM2         并/串口设置:IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片地 0V           29         CLK         字库芯片数据           30         GND         字库芯片数数据           32         V33         字库芯片数据           33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	17	DB0	数据总线 DB0
19         RD         并口:读功能         串口:空           20         WR/RS         并口:写功能         串口:寄存器选择信号,H/数据           高存器:L/指令寄存器         第口:寄存器选择信号,H/数据寄存器;L/指令寄存器           21         RS/SCL         并口:寄存器选择信号,H/数据寄存器;L/指令寄存器           22         CS         片选,低电平选           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/串口设置:IM1=1/IM2=1(SPI)           25         IM2         并/串口设置:IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片(时钟信号)           30         GND         字库芯片数据           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片(片选)           33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	18	SDA	并口:空 串口:串行数据;
20         WR/RS         并口:写功能 串口:寄存器选择信号,H/数据 寄存器;L/指令寄存器           21         RS/SCL         并口:寄存器选择信号,H/数据寄存器;L/指令寄 存器 串口:串行时钟           22         CS         片选,低电平选           23         RESET         复位,低电平复位;高电平正常工作           24         IM1         并/串口设置:IM1=1/IM2=1(SPI)           25         IM2         并/串口设置:IM1=0/IM2=0(8080/8-bit)           26         VCC         显示屏供电(+3.3V)           27         DI(IO0)         字库芯片(接收数据)           28         GND         字库芯片(时钟信号)           30         GND         字库芯片地 0V           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片(片选)           33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	19	RD	并口:读功能 串口:空
21       RS/SCL       并口:寄存器选择信号,H/数据寄存器;L/指令寄存器         22       CS       片选,低电平选         23       RESET       复位,低电平复位;高电平正常工作         24       IM1       并/串口设置:IM1=1/IM2=1(SPI)         25       IM2       并/串口设置:IM1=0/IM2=0(8080/8-bit)         26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片供电(+3.3V)         32       V33       字库芯片(片选)         33       CS#       字库芯片(大选)         34       DO(IO1)       字库芯片(发送数据)	20	WR/RS	并口: 写功能 串口: 寄存器选择信号, H/数据 寄存器; L/指令寄存器
22       CS       片选,低电平选         23       RESET       复位,低电平复位;高电平正常工作         24       IM1       并/串口设置: IM1=1/ IM2=1(SPI)         25       IM2       并/串口设置: IM1=0/IM2=0(8080/8-bit)         26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片数据         32       V33       字库芯片(片选)         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	21	RS/SCL	并口:寄存器选择信号,H/数据寄存器;L/指令寄存器 串口:串行时钟
23       RESET       复位,低电平复位;高电平正常工作         24       IM1       并/串口设置: IM1=1/ IM2=1(SPI)         25       IM2       并/串口设置: IM1=0/IM2=0(8080/8-bit)         26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片数据         32       V33       字库芯片(供选)         33       CS#       字库芯片(广选)         34       DO(IO1)       字库芯片(发送数据)	22	CS	片选,低电平选
24       IM1       并/串口设置: IM1=1/IM2=1(SPI)         25       IM2       并/串口设置: IM1=0/IM2=0(8080/8-bit)         26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片(片选)         33       CS#       字库芯片(方选)         34       DO(IO1)       字库芯片(发送数据)	23	RESET	复位,低电平复位;高电平正常工作
25       IM2       并/串口设置: IM1=0/IM2=0(8080/8-bit)         26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片(片选)         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	24	IM1	并/串口设置: IM1=1/ IM2=1(SPI)
26       VCC       显示屏供电(+3.3V)         27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片(片选)         33       CS#       字库芯片(广选)         34       DO(IO1)       字库芯片(发送数据)	25	IM2	并/串口设置: IM1=0/IM2=0(8080/8-bit)
27       DI(IO0)       字库芯片(接收数据)         28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片(片选)         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	26	VCC	显示屏供电(+3.3V)
28       GND       字库芯片地 0V         29       CLK       字库芯片(时钟信号)         30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片(共电(+3.3V))         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	27	DI(IO0)	字库芯片(接收数据)
29         CLK         字库芯片(时钟信号)           30         GND         字库芯片地 0V           31         HOLD(IO3)         字库芯片数据           32         V33         字库芯片供电(+3.3V)           33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	28	GND	字库芯片地 0V
30       GND       字库芯片地 0V         31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片供电(+3.3V)         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	29	CLK	字库芯片(时钟信号)
31       HOLD(IO3)       字库芯片数据         32       V33       字库芯片供电(+3.3V)         33       CS#       字库芯片(片选)         34       DO(IO1)       字库芯片(发送数据)	30	GND	字库芯片地 0V
32     V33     字库芯片供电(+3.3V)       33     CS#     字库芯片(片选)       34     DO(IO1)     字库芯片(发送数据)	31	HOLD(IO3)	字库芯片数据
33         CS#         字库芯片(片选)           34         DO(IO1)         字库芯片(发送数据)	32	V33	字库芯片供电 (+3.3V)
34 DO(IO1) 字库芯片(发送数据)	33	CS#	字库芯片(片选)
	34	DO(IO1)	字库芯片 (发送数据)
35 WP(IO2) 字库芯片写保护	35	WP(IO2)	字库芯片写保护
36/37 BL A 显示屏背光正极 (2.8-3.3V)	36/37	BL A	显示屏背光正极(2.8-3.3V)
38/39 BL K 显示屏背光负极	38/39	BL K	显示屏背光负极

#### 接地 0V GND 40

### 5.电气特性

### 5.1 极限参数

1 极限参数				
Parameter	Symbol	Min	Max	Unit
Supply voltage for logic	VDD	-0.3	4.6	V
Input voltage for logic	VIN	-0.3	4.6	V
Supply current (One LED)	ILED		30	mA
Operating temperature	ТОР	-20	70	°C
Storage temperature	TST	-30	80	°C

### 5.2 电气规格

Item	Symbol	Min	Тур	Max	Unit	Applicable terminal
Supply voltage for logic	VDD	2.4	2.75	3.3	V	Operating voltage
Interface Operation Voltage	VDDI	1.65	1.8	3.3	V	I/O Supply Voltage
Logic-Low Input Voltage	VIL	VSS	-	0.3VDDI	V	
Logic-High Input Voltage	VIH	0.7VDDI	-	VDDI	V	
Input leakage current	IIL	-0.1	-	0.1	μA	
LED Forward voltage	Vf	2.8	3.0	3.3	V	
Input backlight current	ILED	-	80	-	mA	

#### 6.模组图纸

#### 6.1 无 TP 模组图



6.2 电容 TP 模组图



6.3 电阻 TP 模组图



### 7 屏模块

### 7.1 8080 通信

### 7.1.1 引脚介绍

开发板以 XMC 接口与 GT-GUI LCD 2.8 寸液晶模组 8080 通讯接口连接方式: 8080 程序示例使用 的即是此连接方式。





符号	名称	功能			
D7	I/O	数据总线D7			
D6	1/0	数据总线D6			
D5	1/0	数据总线D5			
D4	I/O	数据总线D4			
D3	I/O	数据总线D3			
D2	1/0	数据总线D2			
D1	1/0	数据总线D1			
D0	I/O	数据总线D0			
RD	读	读使能			
RS	寄存器选择信号	并口:H 写数据寄存器,L 写命令寄存器。SPI:作为SCL时 钟线			
CS	片选	低电平片选			
RST	屏复位	低电平复位,复位完成后,回到高电平,TFT 模块开始工作			
WR	写	并口: 写使能 SPI: H 写数据寄存器, L 写命令寄存器			
IM1	IM1	IM1=0 选择并口, IM1=1 选择串口			
IM2	IM2	IM2=0 选择并口, IM2=1 选择串口			

图 2.1.2

图 2.1.2 为引脚功能图介绍,需要注意 IM1 和 IM2 引脚, RS 和 WR 引脚设置,这四个引脚在使用并口和串口功能时设置不一样。

### 7.1.2 8080 原理图



### 7.1.3 点亮屏流程



图 2.1.4

屏需要初始化屏 IC 才能正常显示, xmc 点屏操作步骤可参考图 2.1.3,模拟 8080 点屏参考图 2.1.4。

### 7.1.4 XMC 驱动程序

```
* the address of write data & command (xmc_a0) */
#define XMC_LCD_COMMAND
                                       0x60000000
#define XMC_LCD_DATA
                                       (0x60000000)(1<<18)+1)
  * @brief this function is write command to lcd.
 * @param command : the command to write
 * @retval none
void lcd_wr_command(uint8_t command)
  *(__IO uint8_t *) XMC_LCD_COMMAND = command;
  * @brief this function is write data to lcd.
 * @param data : the data to write.
 * @retval none
void lcd_wr_data(uint8_t data)
 *(__IO uint8_t *) XMC_LCD_DATA = data;
  * @brief configures the lcd.
           this function must be called before any write/read operation
 * @param none
 * @retval none
void lcd_xmc_init(void)
 xmc init(); //xmc 初始化
 LCD_RESET_HIGH; //复位引脚拉高
 delay_ms(200);
 LCD_RESET_LOW; //复位引脚拉低
 delay ms(200);
 LCD_RESET_HIGH;
 delay_ms(800);
 lcd_wr_command( 0x11); //退出睡眠
```

```
delay_ms(120);
lcd_wr_command( 0x36); //行列扫描顺序及 RGB/BGR,横放/竖放控制
lcd wr data(0x00);
lcd_wr_command(0x3A); //定义 RGB 图像数据格式
lcd_wr_data( 0x55);
lcd wr command( 0xB2); //Porch Setting
lcd_wr_data(0x1F);
lcd_wr_data(0x1F);
lcd_wr_data(0x00);
lcd_wr_data( 0x33);
lcd_wr_data( 0x33);
lcd_wr_command( 0xB7); //Gate Control
lcd_wr_data(0x73);
lcd_wr_command( 0xBB); //VCOM Setting
lcd_wr_data( 0x1E);
lcd_wr_command(0xC0); //LCM Control
lcd_wr_data( 0x2C);
lcd wr command(0xC2); //VDV and VRH Command Enable
lcd_wr_data( 0x01);
lcd_wr_command(0xC3); //VRH Set
lcd_wr_data(0x13);
lcd_wr_command(0xC4); //VDV Set
lcd_wr_data(0x20);
lcd_wr_command( 0xC6);//Frame Rate Control in Normal Mode
lcd_wr_data( 0x0F);
lcd_wr_command( 0xD0); //Power Control
lcd_wr_data( 0xA4);
lcd_wr_data(0xA1);
lcd_wr_command(0xE0); //Positive Voltage Gamma Control
lcd wr data(0xF0);
lcd_wr_data(0x0C);
lcd_wr_data(0x15);
```

lcd\_wr\_data(0x09);

lcd_wr_data(0x09);
lcd wr data(0x07);
<pre>lcd_wr_data(0x3B);</pre>
<pre>lcd_wr_data(0x44);</pre>
<pre>lcd_wr_data(0x50);</pre>
lcd_wr_data(0x36);
lcd_wr_data(0x11);
lcd_wr_data(0x10);
lcd_wr_data(0x2F);
<pre>lcd_wr_data(0x35);</pre>
<pre>lcd_wr_command(0xE1); //Negative Voltage Gamma Contro</pre>
lcd_wr_data(0xF0);
lcd_wr_data(0x17);
lcd_wr_data(0x1A);
lcd_wr_data(0x0C);
lcd_wr_data(0x0B);
lcd_wr_data(0x25);
lcd_wr_data(0x3A);
<pre>lcd_wr_data(0x43);</pre>
<pre>lcd_wr_data(0x4F);</pre>
<pre>lcd_wr_data(0x19);</pre>
<pre>lcd_wr_data(0x15);</pre>
<pre>lcd_wr_data(0x16);</pre>
<pre>lcd_wr_data(0x30);</pre>
ICU_Wr_uala(0x37);
<pre>lcd_wr_command( 0xe9); //Equalize time control</pre>
<pre>lcd_wr_data(0x07);</pre>
<pre>Icd_wr_data(0x07);</pre>
<pre>Icd_wr_data(0x03);</pre>
<pre>icd_wr_commana(0xE/); //SPI2 Enable lad_wr_data(0x10);</pre>
Icd_wr_data(0x10);
ICC_wr_command(0x21); //Display inversion on 颜色翻转
lcd_wr_command(0x29); //Display on 开启显示
lcd clear(WHITE); //清屏为白色
LCD_BL_LOW; //点亮背光
**
* @brief 设置刷屏范围
* @param xstart : x 起始坐标值
* @param ystart : y 起始坐标值

```
* @param xend : x 结束坐标值
 * @param yend : y 结束坐标值
 * @retval 无
void lcd setblock(uint16_t xs, uint16_t ys, uint16_t xe, uint16_t ye)
 /* 设置行范围 */
 lcd_wr_command(0x2a); //设置行范围命令
 lcd_wr_data(xs >> 8); //发送 x 起始坐标
 lcd_wr_data(xs);
 lcd wr data(xe >> 8); //发送 x 结束坐标
 lcd_wr_data(xe);
 /*设置列范围 */
 lcd_wr_command(0x2b); //设置列范围命令
 lcd_wr_data(ys >> 8); //发送 y 起始坐标
 lcd_wr_data(ys);
 lcd_wr_data(ye >> 8); //发送 y 起始坐标
 lcd_wr_data(ye);
 lcd wr command(0x2c); //写寄存器
 * @brief 画点函数
 * @param x :需要画点的 x 坐标值
 * @param y:需要画点的 y 坐标值
 * @param color :颜色值
 * @retval none
void lcd_drawpoint(uint16_t x, uint16_t y, uint16_t color)
 lcd_setblock(x, y, x, y); //设置刷屏区域
 lcd_wr_data(color >> 8); //写颜色值
 lcd_wr_data(color);
 * @brief 清屏函数.
 * @param color : 清屏颜色值.
 * @retval 无
void lcd_clear(uint16_t color)
```

```
uint32_t i;
```

```
lcd_setblock(0, 0, 240, 320); //设置全屏区域
 for(i = 0; i < 240*320; i++)//发送 240x320 颜色值
   lcd wr data(color >> 8); //写颜色值
   lcd_wr_data(color);
 @brief this function is display image on the lcd.
 @param address:图片存在 flash 起始地址
 @param x:图片显示 x 轴起始坐标
 @param y:图片显示 y 轴起始坐标
 @param w:图片宽度
 @param h:图片高度
 @retval none
void lcd_display_image(uint32_t address,uint16_t x,uint16_t y,uint16_t w,uint16_t h)
   uint8_t *dz_buff = buffer_write;
   uint32 t len = w * h \ll 1, i = 0;
   lcd_setblock(x,y,w-1,h-1);//设置区域
   spiflash_read(dz_buff,address,len);//从 flash 读图片数据
   for(i=0; i<len; i++)</pre>
       lcd wr data(dz buff[i]); //发送图片数据给屏幕
   }
//24x24 '啊'字
const u8 ch[72] ={
0x00,0x00,0x00,0x00,0x88,0x00,0x00,0xFC,0x06,0x44,0xCB,0xFF,
0x7E,0xC8,0x0C,0x64,0xC8,0x0C,0x64,0xC8,0x0C,0x64,0xD2,0x4C,
0x64,0xD3,0xEC,0x64,0xE2,0x4C,0x64,0xD2,0x4C,0x64,0xD2,0x4C,
0x64,0xCA,0x4C,0x64,0xCA,0x4C,0x7C,0xCB,0xCC,0x64,0xCA,0x4C,
0x64,0xFA,0x0C,0x40,0xD0,0x0C,0x00,0xC0,0x0C,0x00,0xC0,0x0C,
0x00,0xC0,0x0C,0x00,0xC0,0x7C,0x00,0xC0,0x18,0x00,0x80,0x10,
};
 @brief this function is display ch on the lcd.
 @param x:汉字显示 x 轴起始坐标
 @param y:汉字显示 y 轴起始坐标
 @param w:汉字宽度
```

```
@param h:汉字高度
 @retval none
void show_ch(u16 x,u16 y,u16 w,u16 h)
   unsigned int i,j,k,n;
   unsigned char temp;
   n = 0;
   lcd_setblock(x, y,x+w-1,y+h-1);//设置区域
   for( j = 0;j < ((w+7)>> 3);j++)//列数
       for( i = 0;i < h; i++)//行数
          temp = ch[n++];
          for(k = 0; k < 8; k++)
              if(((temp << k)& 0x80) == 0){
                  /* 显示一个像素点 */
                  lcd_wr_data(0xff);
                  Lcd_wr_data(0xff);
              }else{
                  /* 显示一个像素点 */
                  lcd_wr_data(0x0);
                  lcd_wr_data(0x0);
              }
```

#### 7.1.5 模拟 8080 驱动程序

```
/**
* @brief 初始化 8080 用到的引脚.
* @param none
* @retval none
*/
void lcd_port_8080_init(void)
{
    gpio_init_type gpio_init_struct = {0};
    crm_periph_clock_enable(CRM_GPIOA_PERIPH_CLOCK, TRUE);//使能时钟
    crm_periph_clock_enable(CRM_GPIOD_PERIPH_CLOCK, TRUE);
    crm_periph_clock_enable(CRM_GPIOD_PERIPH_CLOCK, TRUE);
```

### crm\_periph\_clock\_enable(CRM\_GPIOE\_PERIPH\_CLOCK, TRUE); gpio\_init\_struct.gpio\_pins = GPIO\_PINS\_13 | GPIO\_PINS\_5 | GPIO\_PINS\_7 |GPIO\_PINS\_4;//而 置DC、WR、CS、RD、引脚 gpio init struct.gpio mode = GPIO MODE OUTPUT;//输出模式 gpio\_init\_struct.gpio\_out\_type = GPIO\_OUTPUT\_PUSH\_PULL;// 推挽 gpio init struct.gpio pull = GPIO PULL UP;//上拉 gpio\_init\_struct.gpio\_drive\_strength = GPIO\_DRIVE\_STRENGTH\_STRONGER; gpio\_init(GPIOD, &gpio\_init\_struct); gpio\_bits\_set(GPIOD,GPIO\_PINS\_4|GPIO\_PINS\_5);//拉高 RD、WR 脚 gpio\_init\_struct.gpio\_pins = GPIO\_PINS\_0 | GPIO\_PINS\_1 | GPIO\_PINS\_14 | GPIO\_PINS\_15;/ **配置 D0、D1、D2、D3** gpio init struct.gpio mode = GPIO MODE OUTPUT; gpio\_init\_struct.gpio\_out\_type = GPIO\_OUTPUT\_PUSH\_PULL; gpio\_init\_struct.gpio\_pull = GPIO\_PULL\_NONE; gpio\_init\_struct.gpio\_drive\_strength = GPI0\_DRIVE\_STRENGTH\_STRONGER; gpio\_init(GPIOD, &gpio\_init\_struct); gpio\_init\_struct.gpio\_pins = GPIO\_PINS\_7 | GPIO\_PINS\_8 | GPIO\_PINS\_9 | GPIO\_PINS\_10;// 配置 D4、D5、D6、D7 gpio\_init\_struct.gpio\_mode = GPIO\_MODE\_OUTPUT; gpio\_init\_struct.gpio\_out\_type = GPIO\_OUTPUT\_PUSH\_PULL; gpio\_init\_struct.gpio\_pull = GPIO\_PULL\_NONE; gpio init struct.gpio drive strength = GPIO DRIVE STRENGTH STRONGER; gpio\_init(GPIOE, &gpio\_init\_struct); /\* lcd reset lines configuration \*/ gpio\_init\_struct.gpio\_pins = GPIO\_PINS\_7;//配置 RESER 引脚 gpio init struct.gpio mode = GPIO MODE OUTPUT; gpio\_init\_struct.gpio\_out\_type = GPIO\_OUTPUT\_PUSH\_PULL; gpio\_init\_struct.gpio\_pull = GPIO\_PULL\_UP; gpio\_init\_struct.gpio\_drive\_strength = GPI0\_DRIVE\_STRENGTH\_STRONGER; gpio\_init(GPIOC, &gpio\_init\_struct); /\* lcd BL lines configuration \*/ gpio\_init\_struct.gpio\_pins = GPI0\_PINS\_6; gpio\_init\_struct.gpio\_mode = GPIO\_MODE\_OUTPUT; gpio\_init\_struct.gpio\_out\_type = GPIO\_OUTPUT\_PUSH\_PULL; gpio\_init\_struct.gpio\_pull = GPIO\_PULL\_UP; gpio\_init\_struct.gpio\_drive\_strength = GPI0\_DRIVE\_STRENGTH\_STRONGER; gpio\_init(GPIOA, &gpio\_init\_struct); LCD\_BL\_HIGH;

```
@brief 8080 模拟发送一个字节数据函数.
 @param dat:发送的字节
 @retval none
void SendData(unsigned char dat)
   if((dat&0x01)==0x01) LCD_D0_HIGH;//一个引脚发送一位数据
   else LCD D0 LOW;
   if( (dat&0x02)==0x02) LCD_D1_HIGH;
   else LCD_D1_LOW;
   if((dat&0x04)==0x04) LCD_D2_HIGH;
   else LCD_D2_LOW;
   if( (dat&0x08)==0x08 ) LCD_D3_HIGH;
   else LCD_D3_LOW;
   if((dat&0x10)==0x10) LCD_D4_HIGH;
   else LCD_D4_LOW;
   if( (dat&0x20)==0x20 ) LCD_D5_HIGH;
   else LCD_D5_LOW;
   if( (dat&0x40)==0x40) LCD_D6_HIGH;
   else LCD D6 LOW;
   if( (dat&0x80)==0x80) LCD_D7_HIGH;
   else LCD_D7_LOW;
 @brief 写命令函数.
 @param i:要发送的命令
 @retval none
void WriteComm(unsigned int i)
   LCD CS LOW;//片选引脚拉低
   LCD_DC_LOW; //DC 脚拉低,发送命令
   SendData(i);//发送命令
   LCD_WR_LOW;//WR 脚拉低
   LCD WR HIGH; / /WR 脚拉高上升沿写使能
   LCD_CS_HIGH;
void WriteData(unsigned int i)
   LCD_CS_LOW;//片选引脚拉低
   LCD_DC_HIGH; / / DC 脚拉高,发送数据
   SendData(i);//发送数据
```

```
LCD_WR_LOW;//WR 脚拉上升沿写使能
   LCD_WR_HIGH;
   LCD_CS_HIGH;
void lcd_8080_init(void)
   lcd_port_8080_init();//初始化 8080 引脚
   LCD_RESET_HIGH; //复位引脚拉高
   delay_ms(200);
   LCD_RESET_LOW;
   delay_ms(200);
   LCD_RESET_HIGH;
   WriteComm( 0x11); //退出睡眠
   delay_ms(120); //Delay 120ms
   WriteComm( 0x36); //行列扫描顺序及 RGB/BGR, 横放/竖放控制
   WriteData(0x00);
   WriteComm(0x3A); //定义 RGB 图像数据格式
   WriteData( 0x55);
   WriteComm( 0xB2); //Porch Setting
   WriteData(0x1F);
   WriteData(0x1F);
   WriteData(0x00);
   WriteData( 0x33);
   WriteData( 0x33);
   WriteComm( 0xB7); //Gate Control
   WriteData(0x73);
   WriteComm( 0xBB); //VCOM Setting
   WriteData( 0x1E);
   WriteComm(0xC0); //LCM Control
   WriteData( 0x2C);
   WriteComm(0xC2); //VDV and VRH Command Enable
   WriteData( 0x01);
   WriteComm(0xC3); //VRH Set
   WriteData(0x13);
```

```
WriteComm(0xC4); //VDV Set
WriteData(0x20);
WriteComm( 0xC6);//Frame Rate Control in Normal Mode
WriteData( 0x0F);
WriteComm( 0xD0); //Power Control
WriteData( 0xA4);
WriteData(0xA1);
WriteComm(0xE0); //Positive Voltage Gamma Control
WriteData(0xF0);
WriteData(0x0C);
WriteData(0x15);
WriteData(0x09);
WriteData(0x09);
WriteData(0x07);
WriteData(0x44);
WriteData(0x50);
WriteData(0x36);
WriteData(0x11);
WriteData(0x10);
WriteData(0x2F);
WriteData(0x35);
WriteComm(0xE1); //Negative Voltage Gamma Control
WriteData(0xF0);
WriteData(0x17);
WriteData(0x1A);
WriteData(0x0C);
WriteData(0x0B);
WriteData(0x25);
WriteData(0x3A);
WriteData(0x43);
WriteData(0x4F);
WriteData(0x19);
WriteData(0x15);
WriteData(0x16);
WriteData(0x30);
WriteData(0x37);
WriteComm( 0xe9); //Equalize time control
WriteData(0x07);
```

WriteData(0x07); WriteData(0x03); WriteComm(0xE7); //SPI2 Enable WriteData(0x10); WriteComm(0x21); //Display Inversion On 颜色翻转

WriteComm(0x29); //Display on 开启显示

```
lcd_clear(WHITE); //清屏为白色
LCD_BL_LOW; //点亮背光
```

屏模拟 8080 驱动与 xmc 驱动主要区别在于底层写数据函数,其他屏发送初始化指令都一样,其他画 点等函数可参考 xmc 驱动代码。

### 7.2 SPI 通信

### 7.2.1 SPI 通信连接图

本 SPI 通信例程使用模拟 SPI,如客户使用硬件 SPI 需要修改 SPI 驱动。图 2.2.1 为 SPI 通信连接图, IM1 和 IM0 脚没有标出来,使用 SPI 通信是需要将这两个引脚置高的,在使用 SPI 接口时,RS 引脚 是和并口写使能引脚是同一个引脚,SPI 中 SCL 引脚和并口 RS 脚是同一个引脚,在编写驱动程序需 要注意,图 2.1.2 已经标出引脚功能。

PD6	 SDA
PE13	RS
PE12	SCL
PE11	CS
PC7	RESET

图 2.2.1

### 7.2.2 SPI 通信原理图



### 7.2.3 点亮屏流程



图 2.2.2

图 2.2.2 是 spi 驱动屏幕的步骤,与 XMC 通信相比,第二步不一样,还有第三步发生的指令数据也有所不同。

#### 7.2.4 SPI 驱动程序

```
/**
* @brief SPI send data/command
* @param dat
*/
void SendDataSPI(unsigned char dat)
{
    unsigned char i;
    for(i=0; i<8; i++)
    {
       LCD_SCL_LOW;
       if( (dat&0x80)!=0 ){</pre>
```

```
LCD_SDA_HIGH;
   }else{
      LCD_SDA_LOW;
      dat <<= 1;</pre>
      LCD_SCL_HIGH;
 @brief this function is write command to lcd.
 @param command : 写进去的命令值.
 @retval none
void WriteComm(unsigned char command)
   LCD_CS_LOW;
   LCD_RS_LOW;//拉低选择发送命令
   SendDataSPI(command);
   LCD_CS_HIGH;
 @brief this function is write data to lcd.
 @param data : the data to write.
 @retval none
void WriteData(unsigned char data)
   LCD_CS_LOW;
   LCD_RS_HIGH;//拉高选择发送数据
   SendDataSPI(data);
   LCD_CS_HIGH;
 @brief configures the lcd.
        this function must be called before any write/read operation
void lcd_soft_init(void)
   //软件 SPI 驱动 参数设置 颜色相反
   lcd_port_init(); //引脚初始化
   LCD_RESET_HIGH; //复位引脚拉高
   delay_ms(1);
   LCD_RESET_LOW; //复位引脚拉低
```

#### delay\_ms(10);

```
LCD_RESET_HIGH;
delay_ms(120);
WriteComm(0x36); //行列扫描顺序及 RGB/BGR, 横放/竖放控制
WriteData(0x00);
WriteComm(0x3A); //定义 RGB 图像数据格式
WriteData(0x05);
WriteComm(0xB2); //Porch Setting
WriteData(0x0C);
WriteData(0x0C);
WriteData(0x00);
WriteData(0x33);
WriteData(0x33);
WriteComm(0xB7); //Gate Control
WriteData(0x35);
WriteComm(0xBB); //VCOM Setting
WriteData(0x19);
WriteComm(0xC0); //LCM Control
WriteData(0x2C);
WriteComm(0xC2); //VDV and VRH Command Enable
WriteData(0x01);
WriteComm(0xC3); //VRH Set
WriteData(0x12);
WriteComm(0xC4); //VDV Set
WriteData(0x20);
WriteComm(0xC6); //Frame Rate Control in Normal Mode
WriteData(0x0F);
WriteComm(0xD0); //Power Control
WriteData(0xA4);
WriteData(0xA1);
WriteComm(0xE0); //Positive Voltage Gamma Control
WriteData(0xD0);
WriteData(0x04);
```

<pre>WriteData(0x0D); WriteData(0x11); WriteData(0x13); WriteData(0x2B); WriteData(0x3F); WriteData(0x54); WriteData(0x54); WriteData(0x4C); WriteData(0x18); WriteData(0x0D); WriteData(0x0B); WriteData(0x1F);</pre>
WriteData(0x23);
<pre>WriteComm(0xE1); //Negative Voltage Gamma Control WriteData(0xD0); WriteData(0x0C); WriteData(0x0C); WriteData(0x11); WriteData(0x13); WriteData(0x2C); WriteData(0x3F); WriteData(0x44); WriteData(0x51); WriteData(0x2F); WriteData(0x1F); WriteData(0x20); WriteData(0x23);</pre>
WriteComm(0x21); //Display Inversion On 颜色翻转
WriteComm(0x11); //退出睡眠 delay_ms(120);
WriteComm(0x29); //Display on 开启显示 DispColor(WHITE); //清屏为白色 LCD_BL_LOW; //点亮背光

显示函数可以参考 8080 通信,这里不再赘述。

### 8 GUI 芯片模块

### 8.1 SPI 通信

### 8.1.1 引脚介绍

图 3.1.1 是普通 SPI 连接图,在使用 SPI 通信,HOLD 引脚和 WP 脚需要接 2K 电阻到 VCC。



图 3.1.1

### 8.1.2 GUI 芯片指令

指令名称	字节 1	字节2	字节3	字节4	字节5	字节6	下一个字节
写使能	06h						
写禁能	04h						
读状态寄存器	05h	(S7-S0)					
写状态寄存器	01h	S7-S0					
读数据	03h	A23-A16	A15-A8	A7-A0	D7-D0	下一个字节	继续
快读	0Bh	A23-A16	A15-A8	A7-A0	伪字节	D7-D0	下一个字节
快读双输出	3Bh	A23-A16	A15-A8	A7-A0	伪字节	D7-D0	每四个时钟一个字节
页编程	02h	A23-A16	A15-A8	A7-A0	D7-D0	下一个字节	直到256个字节
块擦除(64k)	D8h	A23-A16	A15-A8	A7-A0			
扇区擦除(4k)	20h	A23-A16	A15-A8	A7-A0			
芯片擦除	C7h						
制造/器件ID	90h	伪字节	伪字节	00h	M7-M0		

图 3.1.2 操作存储芯片指令,可供客户写驱动做参考。

### 8.1.3 SPI 驱动程序

```
@brief write a byte to flash
 @param data: data to write
 @retval flash return data
uint8_t spi_byte_write(uint8_t data)
   uint8_t brxbuff;
   spi i2s dma transmitter enable(SPI4, FALSE);
   spi_i2s_dma_receiver_enable(SPI4, FALSE);
   spi i2s data transmit(SPI4, data);
  while(spi_i2s_flag_get(SPI4, SPI_I2S_RDBF_FLAG) == RESET);
   brxbuff = spi_i2s_data_receive(SPI4);
  while(spi_i2s_flag_get(SPI4, SPI_I2S_BF_FLAG) != RESET);
   return brxbuff;
 @brief read a byte to flash
 @param none
 @retval flash return data
int8_t spi_byte_read(void)
   return (spi byte write(FLASH SPI DUMMY BYTE));
 @brief read data from flash
 @param pbuffer: the pointer for data buffer
 @param read addr: the address where the data is read
 @param length: buffer length
 @retval none
void spiflash_read(uint8_t *pbuffer, uint32_t read_addr, uint32_t length)
   FLASH CS LOW();
   spi byte write(0x03); /* send instruction 0x03 普通读取*/
   spi_byte_write((uint8_t)((read_addr) >> 16)); /* send 24-bit address */
   spi_byte_write((uint8_t)((read_addr) >> 8));
   spi_byte_write((uint8_t)read_addr);
   //spi_byte_write((uint8_t)0xff);//使用 0x0B 快速读取时需额外发送一个字节
   spi_bytes_read(pbuffer, length);
```

#### FLASH\_CS\_HIGH();

```
@brief erase a sector data
 @param erase addr: sector address to erase
 @retval none
/oid spiflash_sector_erase(uint32_t erase_addr)
   spiflash_write_enable();
   spiflash_write_enable();
   spiflash_wait_busy();
   FLASH CS LOW();
   spi_byte_write(0x20);//擦除指令
   spi_byte_write((uint8_t)((erase_addr) >> 16));
   spi_byte_write((uint8_t)((erase_addr) >> 8));
   spi_byte_write((uint8_t)erase_addr);
   FLASH_CS_HIGH();
   spiflash_wait_busy();
 @brief read data continuously
 @param pbuffer: buffer to save data
 @param length: buffer length
 @retval none
/oid spi_bytes_read(uint8_t *pbuffer, uint32_t length)
   while(length--)
       while(spi_i2s_flag_get(SPI4, SPI_I2S_TDBE_FLAG) == RESET);
       spi_i2s_data_transmit(SPI4, 0xa5);//随意值皆可
       while(spi_i2s_flag_get(SPI4, SPI_I2S_RDBF_FLAG) == RESET);
       *pbuffer = spi_i2s_data_receive(SPI4);
       pbuffer++;
 @brief read device id
 @param none
 @retval device id
uint16_t spiflash_read_id(void)
```

uint16_t wreceivedata = 0;
<pre>FLASH_CS_LOW();</pre>
spi_byte_write(0x90);//0x90 读取 id 指令
<pre>spi_byte_write(0x00);</pre>
<pre>spi_byte_write(0x00);</pre>
<pre>spi_byte_write(0x00);</pre>
<pre>wreceivedata  = spi_byte_read() &lt;&lt; 8;</pre>
<pre>wreceivedata  = spi_byte_read();</pre>
<pre>FLASH_CS_HIGH();</pre>
return wreceivedata;

### 8.2 QSPI 通信

### 8.2.1 引脚介绍

图 3.2.3 是字库芯片连接图, IO0~IO3 是 QSPI 数据线, 传输数据用, QSPI 是四线并口传输, 速度比普通 SPI 快。

PB10	 CS(QSP_NSS)
PA7	 DO(QSPI_IO1)
PC4	 WP(QSPI_IO2)
PB3	 HOLD(QSPI_IO3)
PD3	 CLK(QSPI_SCK)
PB0	DI(QSPI_IO0)

图 3.2.3

### 8.2.2 QSPI 驱动程序

(32*4)
256
QSPI1

```
qspi_flash_cmd_wren_config(&qspi_flash_cmd_config);//写使能配置
 qspi_cmd_operation_kick(QSPI_FLASH_QSPIx, &qspi_flash_cmd_config);
 /* wait command completed */
 while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG) == RESET);
 qspi_flag_clear(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG);
 * @brief qspi_flash cmd erase config
 * @param qspi_cmd_struct: the pointer for qspi_cmd_type parameter
 * @param addr: erase address
 * @retval none
 */
void qspi_flash_cmd_erase_config(qspi_cmd_type *qspi_cmd_struct, uint32_t addr)
 qspi cmd struct->pe mode enable = FALSE;//性能增强模式关闭
 qspi_cmd_struct->pe_mode_operate_code = 0;
 qspi_cmd_struct->instruction_code = 0x20;//擦除指令
 qspi_cmd_struct->instruction_length = QSPI_CMD_INSLEN_1_BYTE;//命令长度
 gspi cmd struct->address code = addr;//擦除地址
 qspi_cmd_struct->address_length = QSPI_CMD_ADRLEN_3_BYTE;//地址长度 3 字节
 gspi cmd struct->data counter = 0;
 qspi_cmd_struct->second_dummy_cycle_num = 0;
 qspi cmd struct->operation mode = QSPI OPERATE MODE 111;
 qspi_cmd_struct->read_status_config = QSPI_RSTSC_HW_AUTO;
 qspi_cmd_struct->read_status_enable = FALSE;
 qspi_cmd_struct->write_data_enable = TRUE;
 * @brief qspi_flash cmd rdsr config
 * @param qspi_cmd_struct: the pointer for qspi_cmd_type parameter
 * @retval none
void qspi_flash_cmd_rdsr_config(qspi_cmd_type *qspi_cmd_struct)
 qspi_cmd_struct->pe_mode_enable = FALSE;
 qspi_cmd_struct->pe_mode_operate_code = 0;
 qspi_cmd_struct->instruction_code = 0x05;//读状态寄存器指令
 qspi_cmd_struct->instruction_length = QSPI_CMD_INSLEN_1_BYTE;//命令长度
 qspi_cmd_struct->address_code = 0;
 qspi cmd struct->address length = QSPI CMD ADRLEN 0 BYTE;
 qspi_cmd_struct->data_counter = 0;
 qspi_cmd_struct->second_dummy_cycle_num = 0;
 qspi cmd struct->operation mode = QSPI OPERATE MODE 111;
```

```
qspi_cmd_struct->read_status_config = QSPI_RSTSC_HW_AUTO;
 gspi cmd struct->read status enable = TRUE;
 qspi_cmd_struct->write_data_enable = FALSE;
 * @brief qspi flash check busy
 * @param none
 * @retval none
void qspi_flash_busy_check(void)
 qspi_flash_cmd_rdsr_config(&qspi_flash_cmd_config);
 qspi_cmd_operation_kick(QSPI_FLASH_QSPIx, &qspi_flash_cmd_config);
 /* wait command completed */
 while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG) == RESET);
 qspi_flag_clear(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG);
 * @brief qspi flash erase data
 * @param sec addr: the sector address for erase
 * @retval none
void qspi_flash_erase(uint32_t sec_addr)
 qspi_flash_write_enable();//写使能
 qspi flash cmd erase config(&qspi flash cmd config, sec addr);//擦除结构体配置
 qspi_cmd_operation_kick(QSPI_FLASH_QSPIx, &qspi_flash_cmd_config);//执行擦除操作
 /* wait command completed */
 while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG) == RESET);
 qspi_flag_clear(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG);
 qspi_flash_busy_check();//判忙
 * @brief qspi_flash cmd read config
 * @param gspi_cmd_struct: the pointer for gspi_cmd_type parameter
 * @param addr: read start address
 * @param counter: read data counter
 * @retval none
```

void qspi\_flash\_cmd\_read\_config(qspi\_cmd\_type \*qspi\_cmd\_struct, uint32\_t addr, uint32\_t counter) **gspi cmd struct->pe mode enable = FALSE;**//性能增强模式关闭 qspi cmd struct->pe mode operate code = 0; **qspi\_cmd\_struct->instruction\_code = 0xEB;**//四线读指令 gspi cmd struct->instruction length = QSPI CMD INSLEN 1 BYTE;//命令长度 qspi\_cmd\_struct->address\_code = addr;//读取地址 gspi cmd struct->address length = QSPI CMD ADRLEN 3 BYTE;//地址长度 3 字节 **qspi cmd struct->data counter = counter;**//读取数据长度 gspi cmd struct->second dummy cycle num = 6;//第二个虚拟状态周期数 6 gspi cmd struct->operation mode = QSPI OPERATE MODE 144;//四线输入输出模式 qspi\_cmd\_struct->read\_status\_config = QSPI\_RSTSC\_HW\_AUTO;//硬件读取 qspi cmd struct->read status enable = FALSE; qspi\_cmd\_struct->write\_data\_enable = FALSE; \* @brief qspi flash read data \* @param addr: the address for read \* @param total\_len: the length for read \* @param buf: the pointer for read data \* @retval none void qspi\_flash\_data\_read(uint32\_t addr, uint8\_t\* buf, uint32\_t total\_len) uint32\_t i, len = total\_len; qspi\_flash\_cmd\_read\_config(&qspi\_flash\_cmd\_config, addr, total\_len); qspi\_cmd\_operation\_kick(QSPI\_FLASH\_QSPIx, &qspi\_flash\_cmd\_config); do{ if(total\_len >= QSPI\_FLASH\_FIFO\_DEPTH) len = QSPI FLASH FIFO DEPTH; }else{ len = total len; while(qspi\_flag\_get(QSPI\_FLASH\_QSPIx, QSPI\_RXFIFORDY\_FLAG) == RESET); for(i = 0; i < len; ++i)</pre> \*buf++ = qspi byte read(QSPI FLASH QSPIx); total\_len -= len; }while(total len);

```
/* wait command completed */
 while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG) == RESET);
 qspi_flag_clear(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG);
 * @brief qspi flash write data
 * @param addr: the address for write
 * @param total_len: the length for write
 * @param buf: the pointer for write data
 * @retval none
void qspi_flash_data_write(uint32_t addr, uint8_t* buf, uint32_t total_len)
 uint32 t i, len;
 do{
   qspi_flash_write_enable();
   /* send up to 256 bytes at one time, and only one page */
   len = (addr / QSPI_FLASH_PAGE_SIZE + 1) * QSPI_FLASH_PAGE_SIZE - addr;
   if(total_len < len)</pre>
     len = total len;
   qspi_flash_cmd_write_config(&qspi_flash_cmd_config, addr, len);
   qspi_cmd_operation_kick(QSPI_FLASH_QSPIx, &qspi_flash_cmd_config);
   for(i = 0; i < len; ++i)</pre>
     while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_TXFIFORDY_FLAG) == RESET);
     qspi_byte_write(QSPI_FLASH_QSPIx, *buf++);
   total_len -= len;
   addr += len;
   /* wait command completed */
   while(qspi_flag_get(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG) == RESET);
   qspi_flag_clear(QSPI_FLASH_QSPIx, QSPI_CMDSTS_FLAG);
   qspi_flash_busy_check();
 }while(total_len);
```

### 9 电容触摸模块

### 9.1 引脚介绍

电容模块 IC 是用 CST836U,这个模块是用 IIC 通信,还有一个中断引脚,如有触摸按下中断引脚 会有电平变化。图 4.1 是 CST836U 与主控连接图。

PD11	TOUCH-IRQ
PB12	 TOUCH-RST
PB14	 TOUCH-SDA
PB15	TOUCH-SCL

图 4.1

### 9.2 寄存器介绍

图 4.2 是介绍本次用到的寄存器功能。

寄存器	功能
0xAA	芯片ID
0x03	x轴坐标值高4bit
0x04	x轴坐标值低8bit
0x05	y轴坐标值高4bit
0x06	y轴坐标值低8bit

图 4.2

### 9.3 电容触摸驱动程序

#define	CST836U_ADDR	0x15	// 设备地址 7bit
#define	CST836U_Chip_ID	0xAA	// chip ID
#define	CST836U_Pos_XH	0x03	// X 高 4bit
#define	CST836U_Pos_XL	0x04	// X 低 8bit
#define	CST836U_Pos_YH	0x05	// Y 高 4bit

```
0x06 // Y 低 8bit
#define CST836U_Pos_YL
#define CST836U_X_OFFSET
                           (0)
#define CST836U Y OFFSET
                           (0)
/* static functions -------
 * @brief write data to register
 * @param reg register address
 * @param buf need write data
 * @param len need write lenth
 * @return true write OK
 * @return false write err
static bool cst836u_write_reg(uint16_t reg, uint8_t *buf , uint32_t len)
   uint32_t i ;
   // start
   IIC_Start();
   IIC_Send_Byte( CST836U_ADDR << 1 );</pre>
   if(IIC_Wait_Ack()){
       goto ret fail;
   IIC_Send_Byte( reg & 0xFF);
   if(IIC_Wait_Ack()){
       goto ret_fail;
   // write data
   for(i = 0 ; i < len ; i++){</pre>
       IIC_Send_Byte( buf[i] );
       if(IIC_Wait_Ack()){
           goto ret_fail;
   IIC_Stop();
   return true;
```

ret_fail:
return false;
}
/**
* @brief read data from cst836u register
* @param reg register address
* @param buf read data buff
* @param len need read len
* @return true read OK
* @return false read err
*/
<pre>static bool cst836u_read_reg(uint16_t reg, uint8_t *buf , uint32_t len)</pre>
{
uint32_t i = 0;
// start
<pre>IIC_Start();</pre>
// send addr
<pre>IIC_Send_Byte( CST836U_ADDR &lt;&lt; 1 );</pre>
if(IIC_Wait_Ack()){
goto ret_fail;
}
// send reg
<pre>IIC_Send_Byte( reg &amp; 0xFF);</pre>
if(IIC_Wait_Ack()){
goto ret_fail;
}
<pre>IIC_Stop();</pre>
<pre>IIC_Start();</pre>
// read
<pre>IIC_Send_Byte((CST836U_ADDR &lt;&lt; 1)   0x01);</pre>
i+(IIC_Wait_Ack()){
goto ret_fail;
}
// read data
+ or(1 = 0; 1 < len - 1; 1 + +)
<pre>but[1] = IIC_Read_Byte(1);</pre>
<pre>// IIC_Wait_Ack();</pre>
<pre>but[1] = IIC_Read_Byte(0);</pre>
// IIC_Walt_ACK();
<u> </u>

```
return true;
ret_fail:
   return false;
 @brief get one point data from cst836u
 @return true read ok
 @return false read err
static bool cst836u_read_point(void)
   uint8_t temp[4];
   uint16_t x = 0xFFFF, y = 0xFFFF ;
   if(NULL == tp_dev_cst836u){
       return false;
   cst836u_read_reg( CST836U_Pos_XH, &temp[0] , 4);
   x=(uint16_t)((temp[0]&0x0F)<<8)|temp[1];</pre>
   y=(uint16_t)((temp[2]&0x0F)<<8)|temp[3];</pre>
   tp dev cst836u->point.status = temp[0] >> 6 ;
   tp_dev_cst836u->point.x = x + CST836U_X_OFFSET;
   tp_dev_cst836u->point.y = y + CST836U_Y_OFFSET;
   return true;
 @brief read chipID
static bool cst836u_read_chipID(void)
   uint8_t chip_id[2] = {0};
   if(NULL == tp_dev_cst836u){
       return false;
   cst836u_read_reg( CST836U_Chip_ID, &chip_id[0] , 2);
   tp_dev_cst836u->chipID = chip_id[1] << 8 | chip_id[0];</pre>
```

```
#if CST836U_LOGD_EN
   printf("touch id : 0x%X\n" , tp_dev_cst836u->chipID);
#endif
   return true;
 @brief init TP
 @param dev
void cst836u_init(tp_dev_t *dev)
   if(NULL == dev){
       return ;
   dev->read_point = cst836u_read_point;
   tp_dev_cst836u = dev;
   cst836u_read_chipID();
 * @brief init touch pin and init cst836u tp ic
void touch init(void)
   gpio_init_type gpio_init_struct;
   exint_init_type exint_init_struct;
   crm periph clock enable(TOUCH RST GPIO CRM CLK, TRUE);
   crm_periph_clock_enable(CRM_SCFG_PERIPH_CLOCK, TRUE);
   crm_periph_clock_enable(TOUCH_IRQ_GPIO_CRM_CLK, TRUE);
   scfg_exint_line_config(TOUCH_IRQ_GPIO, TOUCH_IRQ_PIN);
   exint_default_para_init(&exint_init_struct);
   exint_init_struct.line_enable = TRUE;
   exint_init_struct.line_mode = EXINT_LINE_INTERRUPUT;
   exint_init_struct.line_select = TOUCH_IRQ_EXINT_LINE;
   exint_init_struct.line_polarity = EXINT_TRIGGER_FALLING_EDGE;
   exint_init(&exint_init_struct);
   nvic_priority_group_config(NVIC_PRIORITY_GROUP_4);
   nvic_irq_enable(TOUCH_IRQ_EXINT_IRQn, 1, 0);
```

```
/* configure the rst gpio */
   gpio_default_para_init(&gpio_init_struct);
   gpio_init_struct.gpio_pins = TOUCH_RST_PIN ;
   gpio_init_struct.gpio_mode = GPIO_MODE_OUTPUT;
   gpio_init_struct.gpio_out_type = GPIO_OUTPUT_PUSH_PULL;
   gpio_init_struct.gpio_pull = GPIO_PULL_UP;
   gpio_init_struct.gpio_drive_strength = GPIO_DRIVE_STRENGTH_STRONGER;
   gpio_init(TOUCH_RST_GPIO, &gpio_init_struct);
   IIC_Init();
   TOUCH_RST_SET(1);
   delay_ms(5);
   TOUCH_RST_SET(0);
   delay_ms(5);
   TOUCH_RST_SET(1);
   delay_ms(100);
   //tp ic init
   cst836u_init(&tp_dev);
7中断读取坐标值
void TOUCH_IRQ_EXINT_IRQHandler(void)
   if(exint_flag_get(TOUCH_IRQ_EXINT_LINE) != RESET)
       if(NULL != tp_dev.read_point){
          tp dev.read point();
       exint_flag_clear(TOUCH_IRQ_EXINT_LINE);
```

### 10 GUI 工具使用-HMI

### 10.1 GUI-HMI 概述

GT-HMI 是高通专为 GUI 用户开发的界面设计和编辑工具,包含 GT-HMI Designer 和 GT-HMI Engine 两款软件,上位机 GT-HMI Designer 自带图形库并包含多种控件供开发者使用,可以帮助用户 快速创作出富有创意的 UI 图形交互效果。下位机 GT-HMI Engine 是一款高效的嵌入式 UI 引擎,可 以帮助用户更快的构建、集成和优化 UI 应用程序; GT-HMI 工具为开发者提供了创新、高效的解决 方案,让用户轻松实现自己的图形界面想法,有助于用户节省大量开发时间,提升开发效率,降低开 发成本,从而增强产品的竞争力和用户体验,是开发者在使用 GUI 时的第一选择。

### 10.2 GT-GUI LCD 模组与 HMI 工具使用

GT-GUI LCD 2.8 寸模组配合我司 GUI-LCD 开发板和 GT-HMI Designer 上位机设计界面使用,可 以直接在我们移植好的示例工程上进行开发,提高开发效率。也可以使用 GT-GUI LCD 2.8 寸模组配 合客户的自己的单片机进行开发,后面介绍 HMI 界面移植。

获取 GUI-HMI 工具的方式及视频教程:

- 1. 软件下载链接: 高通字库官方网站高通字库-首页 (gaotongfont.cn)
- 高通字库-GT-HMI Designer 用户手册 (gaotongfont.cn) 2. 说明书下载:

3. 软件视频教程: OPEN GT 的个人空间 哔哩哔哩 bilibili

### 10.3 GT-HMI Designer 上位机代码移植

下位机配合 GT-HMI Designer 上位机设计界面非常快,本小节讲解下位机与上位机配合使用。

第一步: 首先在 GT-HMI Designer 上新建工程设计界面,设计界面教程可参考"GT-HMI Designer 用户手册"。

第二步: GT-HMI Designer 工程目录下的 screen 目录是每个界面的程序源码, 需要把这部分源码 添加到 keil5 工程上,在 main 函数里面初始化 gt ui init()函数接口。这里还没完,还需要将 board 目 录的 gt port vf.c, gt gui driver.lib 和 gt gui driver.h 替换工程 GT-HMI-Engine\driver 下的同名文件。 胷

Wind	dows (C:) > work > hmi > work_spac	ce > 2.8 > screen	~ C	在 screen 中搜索	
*	名称 ^	修改日期	类型	大小	
*	gt_init_screen_1.c	2023/7/12 16:00	C文件	1 KB	
*	gt_init_screen_2.c	2023/7/12 16:00	C 文件	1 KB	
* .	gt_init_screen_3.c	2023/7/12 16:00	C文件	1 KB	
- [	gt_init_screen_home.c	2023/7/12 16:00	16:00 C文件	1 KB	
- 1	i gt_ui.c	2023/7/12 16:00	C 文件	1 KB	
_ 1	🗎 gt_ui.h	2023/7/12 16:00	H文件	1 KB	

图 11.1 screen 目录下的文件

Wind	ows (C:) > work > hmi > work_sp	ace > 2.8 > board	v C t	王 board 中搜索
*	名称	修改日期	类型	大小
*	fontsOffset.conf	2023/7/12 17:30	CONF 文件	1 KB
*	🗎 gt_gui_driver.h	2023/7/12 17:30	H文件	4 KB
*	🖹 gt_gui_driver.lib	2023/7/12 17:31	LIB 文件	22 KB
- 1	gt_port_vf.c	2023/7/12 17:30	C 文件	2 KB
- 1	imgs.conf	2023/7/12 17:30	CONF文件	1 KB
1	resource.bin	2023/7/12 17:30	BIN 文件	690 KB

图 11.2 board 目录下的文件

烧录 bin 文件步骤如下:

第一步:备好如下烧录器,在烧录接的是最下面四行,图 11.3 右边表格表示烧录器接存储芯片的引脚号。



图 11.3

第二步:将烧录器和存储芯片引脚连接起来,图 11.4为开发板上的存储芯片与预留座子图,右边表格表示座子对应芯片的引脚号,若使用型号为搭载了 GUI 芯片的 2.8 寸液晶模组时,请连接在原理图 设计及 PCB 布线时预留的 8PIN 接口。

2

4

6

8



图 11.4



图 11.5 存储芯片与烧录器连接图 第三步:打开 FlyPRO 烧录软件,选择 FlyPRO 上方的芯片-检测芯片型号。



图 11.6

第四步:点击 FlyPRO 软件界面上方的加载,将所需要烧入的 bin 文件加载进去。

FlyPRO V4.55(2023-06-26)	● 打井			
文件(F) 编辑(E) 芯片(D) 操作(O) 编程器(A)	查找范围(I): board	<ul> <li>O Ø Ø 📴 🖽 •</li> </ul>		
★ Line (1) また(1) また(2) ま	快速访问 使速访问 桌面 库 単 取 の 路 名称 ● fortsOffset.conf ● gt_gui_driver.h 聞 gt_gui_driver.lib ● gt_port_vf.c ● imgs.conf ● resource.bin ● resource.bin	◆ 修改日期 2023/9/5 16:21 2023/9/5 16:21 2023/9/5 16:21 2023/9/5 16:21 2023/9/5 16:21 2023/9/5 16:21	类型 CONF 文件 C Header 源文件 Object File Library C 源文件 CONF 文件 BIN 文件	大小 1 KB 8 KB 80 KB 3 KB 4 KB 5,021 KB
金 金 金 金 金 金 金 金 本 片型号: Z825Q168 芯片2型号: Z825Q168 芯片2部: Z815Cmic 芯片容量: 16 Mbits 数据文件: 文件校验和: 文件校验和: 愛中校验和: JFE0 000				
🚰 硕飞科技 🚖 邮件	文件名(N): resource	2. bin	~	打开(0
	文件类型(T): All file	os (* *)	×	取消

第五步:点击烧录软件的自动编程,选择单次烧录。等待程序将 bin 文件烧录进 flash。(这个 过 程必须全程按住 RST 按钮,否则烧录失败),图 11.8 为成功烧录的界面。

✤ FlyPRO V4.55(2022-12 文件(F) 编辑(E) 芯片(D)	-20) 握作(O) 维	<sup>銅程</sup> 器(A) 帮助	(H) Language			_		×
🤌 加載 🔹 📙 保存	<b>漫 </b> 缓中区	★ 芯片	• 🔯 配置选项	🕹 信息	🧑 操作	选项	2	
手动操作 自动编程 <b>操作内容: (→ ) × ( Φ</b> ) 操作 文字 空音 空音 描述 校 全 ション ・ ( → ) × ( Φ) ( Φ)	文件开始地地 如數代本計畫。 如數代表 一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一	::0H :中区:使用FFH词 :228A BDF7H :5.14 MB (5,3 ) 通过	育空 86,214 字节)					
🔄 量产烧录	<							>
	芯片型号: 芯片厂商: 芯片容里:	PY25Q128HA [SOP Puya Semiconduct 128 Mbits	28] or		适配器:	SOP8-	200	
	數据文件:	E:\temp\7c_wash	ning\board\resource	.bin				
	文件校验和:	228A BDF7H						
矢 顺: 日日日日日	·师·你就能~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~	CEAD 0700H						

图 11.8

### 10.4 GT-HMI-Engine 代码移植

GT-HMI-Engine 代码移植很重要,在 hmi 上位机设计的界面需要依赖这些文件才能使用,下面介 绍移植步骤(下面介绍的步骤是以雅特力的 AT32F437VGT7 为例,在 keil5 环境下完成的,其他芯片 移植过程基本一致)。

第一步: 首先用 git 的下载 GT-HMI-Engine 源代码。

在 git bash 上使用



图 11.9

第二步:将 GT-HMI-Engine 源码添加到功能目录里面去,并添加到 keil5 的工程里面去,

Project Targets: 🔛 🗙 🗲 🗲	Groups: 🖄 🗙 🗲 🗲	Files: 🗙 🗲 🗲
lash_write_read	APP bsp firmware cmsis readme driver barcode draw png qrcode extra font hal others utils widgets	gt_disp.c gt_draw.c gt_grav.c gt_graph_base.c gt_handler.c gt_indev.c gt_indev.c gt_obj_scroll.c gt_obj_scroll.c gt_style.c gt_timer.c
Set as Current Target		Add Files

图 11.10

**第三步:** 打开 gnu 配置进行编译,图 11.11 为参考的配置,不同的 keil5 版本配置 gnu 界面都不一样。这里 gnu 配置必须打开,不然会报很多错误。

Device   Ta	rget   Output   Listing   U	ser C/C++ Asm Linker Debug	Utilities
Preproce	ssor Symbols		
Define	AT32F437ZMT7.USE_STD	PERIPH_DRIVER.AT_START_F437_V1	
Undefine	e		
- Languag	e / Code Generation		
Execu	te-only Code	Strict ANSI C W	/amings: All Warnings 💌
Optimizati	on: Level 0 (-00) 🔻	Enum Container always int	Thumb Mode
C Optim	ize for Time	Plain Char is Signed	No Auto Includes
Split I	oad and Store Multiple	Read-Only Position Independent	C99 Mode
l▼ One I	ELF Section per Function	Read-Write Position Independent	GNU extensions
Include	\inc;\at32f435_437_boa	rd;\ibraries\drivers\inc;\ibraries\cmsis\cm4	\core_support;\libraries\cr
Misc			
Controls			
Compiler	-c99 -gnu -c -cpu Cortex- /at32f435_437_board -l	M4.fp.sp -g -O0apcs≕interworksplit_sections /libraries/drivers/inc -l/libraries/cmsis/cm4/ci	s -l/inc -l ore_support -l
string			
string			
string	0K	Cancel Defaults	- ··· Nelp
string	OK	Cancel Defaults	Help
string	0K	CancelDefaults 图 11.11	Help
string J Target 配冒,	Use MicroLIB †	Cancel Defaults 图 11.11 也需要打开,不然也会报街	Help
string J Target 配置,	Use MicroLIB t	Cancel Defaults 图 11.11 也需要打开,不然也会报转	出 Help 昔。
string J Target 配置, I Options for	OK Use MicroLIB t Target 'flash_write_read'	Cancel Defaults 图 11.11 也需要打开,不然也会报转	Help
J Target 配置, W Options for Device Targe	OK Use MicroLIB t Target 'flash_write_read' •t  Output   Listing   Use	Cancel Defaults 图 11.11 也需要打开,不然也会报转 er C/C++ Asm Linker Debug	上 Help 掛。 ↓ Vtilities
string 可Target 配置, I Device Targe AttervTek -AT3	OK Use MicroLIB { Target 'flash_write_read' It  Output   Listing   Use 2F437VGT7	Cancel Defaults 图 11.11 也需要打开,不然也会报转 er C/C++ Asm Linker Debug	井。 Help 井。 Vtilities
string 了Target 配置, ♥ Options for Device Targe ArteryTek -AT3	OK Use MicroLIB ( Target 'flash_write_read' It  Output   Listing   Use 2F437VGT7 Xtal (MH:	Cancel Defaults 图 11.11 也需要打开,不然也会报往 er C/C++ Asm Linker Debug Code Generation ARM Compiler: [U	Help Help 拼。 Vtilities
String Target 配置, W Options for Device Targe ArteryTek -AT3 Operating syste	OK Use MicroLIB t Target 'flash_write_read' t   Output   Listing   Use 2F437VGT7 Xtal (MH: em: None	Cancel Defaults 图 11.11 也需要打开,不然也会报往 er C/C++ Asm Linker Debug Z): [20] Code Generation ARM Compiler: [U	Help Help Utilities ↓
String 「Target 配置, ♥ Options for Device Targe ArteryTek -AT3 Operating syste System Viewer	OK Use MicroLIB { Target 'flash_write_read' t   Output   Listing   Use 2F437VGT7 Xtal (MH: em: None File:	Cancel Defaults 图 11.11 也需要打开,不然也会报往 er C/C++ Asm Linker Debug z): 120 Code Generation ARM Compiler: U Use Cross-Module	世。 Help 世。 Vtilities
string 「Target 配置, ♥ Options for Device Targe ArteryTek -AT3 Operating syste System Viewer [AT32F437xx_]	OK Use MicroLIB { Target 'flash_write_read' it  Output   Listing   Use 2F437VGT7 Xtal (MH: mm: None File: v2.svd	Cancel Defaults 图 11.11 也需要打开,不然也会报往 er C/C++ Asm Linker Debug z): 20 「Use Cross-Module 「Use MicroLIB Boating Point Hardwar	Help Help Help Utilities Vtilities Use default compiler version 5 ▼ Optimization Big Endian re: Single Precision
string 「Target 配置, ♥ Options for Device Targe ArteryTek -AT3 Operating syste System Viewer AT32F437∞_ □ Use Custo	OK Use MicroLIB { Target 'flash_write_read' 't  Output   Listing   Use 2F437VGT7 Xtal (MH: em: None File: v2.svd m File	Cancel Defaults 图 11.11 也需要打开,不然也会报律 er C/C++ Asm Linker Debug Z): 20 Code Generation ARM Compiler: U Use Cross-Module 「Use MicroLIB Roating Point Hardwar	Help Help Utilities
String 「Target 配置, ♥ Options for Device Targe AteryTek -AT3 Operating syste System Viewer AT32F437∞_ □ Use Custo ■ Read/Only M	OK Use MicroLIB t Target 'flash_write_read' It  Output   Listing   Use 2F437VGT7 Xtal (MH: em: None File: v2.svd m File Memory Areas	Cancel Defaults 图 11.11 也需要打开,不然也会报往 er C/C++ Asm Linker Debug z): 120 「Use Cross-Module 「Use MicroLIB Roating Point Hardwar	Help Help Utilities
String Target 配置, ♥ Options for Device Targe ArteryTek -AT3 Operating syste System Viewer AT32F437xx_ □ Use Custo Read/Only M default off-co	OK Use MicroLIB { Target 'flash_write_read' t Output   Listing   Use 2F437VGT7 Xtal (MH: em: None File: v2.svd m File Memory Areas hip Start Siz	Cancel Defaults 图 11.11 也需要打开,不然也会报结 er C/C++ Asm Linker Debug z): 120 「Use Cross-Module 「Use MicroLIB Roating Point Hardwar e Startup Read/Write Memory Arm	Help Help Utilities
string Target 配置, ♥ Options for Device Targe ArteryTek -AT3 Operating syste System Viewer AT32F437∞_ □ Use Custo Read/Only N default off-c □ ROI	Use MicroLIB { Target 'flash_write_read' 't  Output   Listing   Use 2F437VGT7 Xtal (MH: em: None File: v2.svd m File Memory Areas hip Start Siz	Cancel Defaults 图 11.11 也需要打开,不然也会报律 er C/C++ Asm Linker Debug z): 20 Code Generation ARM Compiler: U Use Cross-Module 「Use Cross-Module 「Use MicroLIB Roating Point Hardwar e Startup C Read/Write Memory Ard	Help Help Help Utilities   See default compiler version 5 ▼ Optimization Big Endian re: Single Precision ▼ eas Start Size Nolnit

图 11.12

Cancel

~

RAM3:

on-chip

IRAM1:

IRAM2:

0x20000000

Defaults

0x60000

Г

Г

Help

**第四步:**编译通过之后添加 spi\_wr、\_flush\_cb、read\_cb、read\_cb\_btn 四个函数, spi\_wr 是读取素 材图片的,支持 flash、SD 卡读取,\_flush\_cb 是刷屏函数接口,read\_cb 是触摸上报接口,read\_cb\_btn 是按键上报接口。read\_cb\_btn 接口根据客户的要求添加,如果用不到,可定义空函数,就是这函数 里面什么也没有,防止编译报错。

¢

C

第五步:初始化 gt\_init 函数, while(1)循环添加如下图操作, gt\_tick\_inc 为 GUI 系统提供 1ms 的

ROM3:

on-chip

IROM1:

IROM2:

5

0x8000000

0x100000

OK

心跳。



图 11.13

做完上面操作可显示一个按键控件看是否能正常显示,如显示不正常请检查\_flush\_cb刷屏函数是否正确。

控件能正常使用并能正常触摸,表明 GT-HMI-Engine 已移植成功。

### 10.5 接口函数代码

```
uint32_t spi_wr(uint8_t * data_write, uint32_t len_write, uint8_t * data_read, uint32_t
len_read)
   unsigned long ReadAddr;
   unsigned long addr, len;
    ReadAddr = *(data_write + 1) << 16;</pre>
                                                         //高八位地址
   ReadAddr += *(data write + 2) << 8;</pre>
                                                         //低八位地址
   ReadAddr += *(data write + 3);
    spiflash_read(data_read,ReadAddr,len_read);
    return 1;
void _flush_cb(struct _gt_disp_drv_s * drv, gt_area_st * area, gt_color_t * color) {
    gt_size_t x=area->x,y=area->y;
   uint16_t w = area->w,h = area->h;
   int i=0;
   lcd_setblock(x,y,x+w-1,y+h-1);
   for(i=0;i<w*h;i++)</pre>
       lcd_writeonepoint(color->full);
       color++;
    }
void read_cb(struct _gt_indev_drv_s * indev_drv, gt_indev_data_st * data) {
    if (!touch_status) {
```



注: read\_cb\_btn 接口函数,如有需求可联系我司技术人员提供。

### 10.6 HMI 示例移植

GT-HMI-Engine 移植成功后,就可以实现将 HMI 自行设计的界面移植到板子上,移植过程查看 GT-HMI Designer 上位机代码移植章节或参考"GT-HMI Engine 用户手册",下面讲解一下 HMI 示例移 植,以 GT-HMI Designer 软件示例界面中的 2.8 寸示例来说明移植过程。首先打开 2.8 寸示例工程。

<b>n</b> 3	文件 新	建		帮助		2_8c_mi	crowave_ov	en.gtui			G)		3	Ŕ	2
图层	元件/	车	资源库	೦ ೮	screen_	_home		Q 100%	<del>(</del> ) ପ	<b>i</b> ()	R	¥	字库		事件
∨ ⊒ so □ r	creen_hoi ect1	£	◍₽			10	00:0	0			类型	Screen			
<u>.:.</u> c	clock1	۵				10	口力	5分			甲名	screen_l	home		
i 🖓	mg1	۵						<u>*)</u>			位置大	<b>小</b>			~
i کگ	mg2	٢				牛奶/咖啡	面包/馒头 素	陈水雷							
i 🖒	mg3	۵									坐标X 0		0	些标Y	
A_ la	ab1	۵				□□ 暂停/取	湖 🕩 确	定/开始			宽度W			高度H	
A_ la	ab2	۵				L					0		0		
A_ la	ab1_copy	۵									颜色				~
A_ la	ab4	۵													
A_ la	ab5	۵									背景				
A_ la	ab6	۵													
i 🏷	mg4	۵								~ ~					
i کک	mg5	۵		控制台	2	\$地素材	已使用素材								

可以看到该示例中使用并展示了多种控件的使用和交互方法,我们在点击仿真运行前,需要先另存为到其它路径。

深圳高通半导体有限公司

文件 新	建 示例	帮助	⊗ 当前示例工程不能编译,	请另存为工程到	自定义路径		Q	E j	2 2
图层 元件库	章 资源库	ວc s	creen_home	Q 100	%⊕ €	G 🗎 🕞	属性	字库	事件
✓ 및 screen_ho	6 @ Q		0 0	00:00			类型 Scree	n	
	©		10 🔊 1	为 5分			命名 scree	n_home	
另存为项目	~~~~				6 	12		×	
← → • ↑ 📘	→ 此电脑 → DELL	(E:) → work → proje	ect		ٽ ~	在 project 中操	タ 索		~
组织 ▼ 新建文	牛夹						III - 🕄	ANTEN	
<ul> <li>此电脑</li> <li>3D 对象</li> <li>ShareFile(F)</li> <li>破频</li> <li>图片</li> <li>文档</li> <li>下號</li> <li>音乐</li> <li>桌面</li> <li>4</li> <li>CS (C:)</li> <li>DATA (D:)</li> <li>DELL (E:)</li> </ul>	▲ 名称 washin	g	修改日期 2023/9/5 16:21	<u>类型</u> 文件共	小大			0 高度H 0	~
文件名(N):	2_8c_microwave_ov	en.gtui						<u>~</u>	
保存类型(工):	gtui (*.gtui)							~	
▲ 隐藏文件夹						保存( <u>S</u> )	取消		

不勾选下次询问时,点击仿真会弹出编译环境设置,我们设置好开发板卡设置与字库配置。

编译环境设置

×

开发板卡设置	字库配置
字库编译环境:	keil5 ~
主控架构:	Cortex-M4 v
编译器keil5路径:	D:\software\Keil\UV4\UV4.exe
	选择路径
	☑ 下次不再询问
	取消 确定

可以看到仿真完成后,软件控制台打印出仿真编译产物的路径信息,路径为另存为时设置的工程路径。

助 2_8c_microwave_oven.gtui	ው 🗉 🤅 🗙
ට ි screen_home Q 100% ල ි 🗎 💿	属性 字库 事件
00:00	类型 Screen
10秒 1分 5分	命名 screen home
	位置大小          >
牛奶/咖啡 面包/馒头 蒸水蛋	
	坐标X 坐标Y 0 0
<b>〔〕</b> 暂停/取消 <b>〕</b> 确定/开始	常度W 高度H
	0 0
	· · · · · · · · · · · · · · · · · · ·
	背景
控制台 本地素材 已使用素材	
Begin to export images driver code.	
素材bin文件路径: E:\work\project\2_8c_microwave_oven\board. 素材bin文件路径: E:\work\project\2_8c_microwave_oven\out.	
素材数组调用代码路径:	
E:\work\project\2_8c_microwave_oven\sources\ui. 素材flash调用代码路径:	
E:\work\project\2_8c_microwave_oven\screen.	
	助 2_8c_microwave_oven.gtui こ Screen_home 0 100% ② こ 0 100% ③ こ 0 100% ③ こ 0 100% ① 5 0 100% ③ こ 0 100% ① 5 0 100% ④ 5 0 100% ● 5

我们打开工程目录,可以看到有多个子文件夹,其中 board 文件夹是提供给 GT-HMI 模块使用的, out 文件夹则是提供给非 GT-HMI 模块使用的,两者都是资源文件,包括生成的素材 bin 文件,图片 排布顺序以及字库调用库等。Keil5 文件夹中是编译自动生成的对应 GT-HMI 模块 keil 工程(与编译 环境设置中开发板设置对应,即 2.8 寸模块工程),screen 文件夹则是工程各页面的调用代码,sources 文件夹中是个图片素材及图片的数组调用代码。

称	修改日期	类型
board	2023/9/6 19:59	文件夹
keil5	2023/9/6 19:57	文件夹
out	2023/9/6 19:59	文件夹
screen	2023/9/6 19:59	文件夹
sources	2023/9/6 19:57	文件夹
2_8c_microwave_oven.gtui	2023/9/6 20:01	GTUI 文件
prj.log	2023/9/6 19:59	文本文档

我们按照 11.3 章的内容将非 GT-HMI 模块使用的 out 文件夹中的 gt\_port\_vf.c, gt\_gui\_driver.lib 和 gt\_gui\_driver.h 替换掉我们自身移植好 Engine 工程的 GT-HMI-Engine\driver 下的同名文件,点击 keil5 工程的编译按钮开始编译程序文件,编译完成后使用 J-LINK 与模块板子相连,点击右边的下载按钮,将程序代码下载到板子中。

File	Edit	View	Project	Flash	Debug
	P2 1		XB	8	2 0

打开 out 文件夹中的 resource.bin 资源文件,使用烧录器将其烧录到板子上的 flash 中。烧录完成后,

即可在板子上运行。



### 11 注意事项

1.请勿拆卸液晶显示模块。

2.不要在印制电路板上钻额外的孔,修改形状或更改印制线路板上元件的位置。

3.除焊接接口外,不要用烙铁做任何更改;焊接温度保证在 320°C-350°C,焊接时间控制在 10S 以

内 ,焊接时注意不要在同一处停留时间太久以免烫伤 FPC。

4.其他事项在不清楚使用之前 ,请联系我司人员指导进行。

### 12 联系信息

深圳高通半导体有限公司 地址:深圳市福田区车公庙泰然九路金润大厦 12C 电话: 0755-83453881 83453855 技术支持: <u>www.hmi.gaotongfont.cn</u> Call: 0755-83453881



QQ 技术频道:

企业微信客服:

